

CURRICULUM VITAE

Paolo Michelini, nato a Monfalcone il 1/5/1956;

- laureato il 5/4/1984 in ingegneria elettronica all'Universita' degli Studi di Trieste con il punteggio di 110 su 110 con una tesi di laurea dal titolo "Analisi e progetto di una base di dati territoriale" (relatore prof. ing. Sergio Milo);

- abilitato allo svolgimento della professione dopo l'esame di stato del Maggio 1994;

- dal Settembre 1984 al Marzo 1986 all'Informatica Friuli Venezia Giulia di Udine per lo sviluppo di un progetto finanziato dal Ministero della Sanita' per la creazione di una base di dati grafica (linguaggi di programmazione usato il Fortran 77 su macchine Digital con sistema operativo VMS);

- dall'Aprile 1986 al Febbraio 1987 alla societa' Meteor costruzioni aeronautiche di Ronchi dei Legionari con il compito di sviluppo software per una scheda di comunicazione PCM in linguaggio assembler Z80 su sistemi di emulazione HP 64000;

- dal Marzo 1987 al Novembre 1988 alla Solari di Udine per lo sviluppo del software di un PABX della quarta generazione (voce e dati) utilizzando linguaggi di programmazione Modula 2 ed assembler 80x86 su sistema di sviluppo MicroVax-VMS di cui e' anche system manager.

- dal Dicembre 1988 al Dicembre 1997 alla Sincrotrone Trieste quale responsabile del sistema di acquisizioni dati in real time. Detto sistema consiste in due livelli di computer basati su schede VMEbus con microprocessori 680x0, interconnessi da una rete di acquisizione MIL1553B. Il sistema operativo real time usato e' il Microware OS-9 mentre i linguaggi di sviluppo usati sono il C e l' assembler 680x0.

- dal Gennaio 1998 a luglio 2016 quale responsabile dell'Information Technology della Sincrotrone Trieste. Durante tale periodo e' capocommessa di un progetto biennale per l'upgrade della rete di comunicazione dati (LAN) in tecnologia switching.

- da agosto 2016 ad oggi deputy del progetto LEM (Laboratory Energy Management) e quindi project leader del progetto Supervisione e Controllo Infrastrutture (SCI).

- Dal 2000 Professore a contratto presso l'Universita' degli studi di Trieste, facolta' d'ingegneria, per il corso di Fondamenti d'informatica.

PUBBLICAZIONI

- ST/M-TN-89/3 Notes for the Definition of the Interface between the ELETTRA Control System and the Users
- ST/M-89/7 Shielding and Safeties for the ELETTRA Facility. Status Report
- The ELETTRA Control and Data Acquisition System (Epac 90)
- ST/M-91/18 The ELETTRA Field Highway System (ICALEPCS 1991)
- The ELETTRA Power Supply Control System (Epac 92)
- The ELETTRA Control System Database (Epac 1994)
- ST/M-95/7 Controls in the Past Years of ELETTRA Operation (Icalepcs 95)
- Design and Development of a new Control System for the ELETTRA Linac (Epac 96)
- The Design of the FERMI Personnel Access Control and Interlock System (Epac 96)
- The ELETTRA Injector Linac Upgrading Program (Epac 96)
- A New Alarm System Processor for ELETTRA (Epac 96)
- ST/M-96/07 Preliminary Design Study for the Linear Accelerator of the Energy Amplifier

- Elliptical Wiggler Control at ELETTRA (Icalepcs 97)
- Design of an Electromagnetic Elliptical Wiggler for ELETTRA (PAC 97)
- Construction and testing of an electromagnetic elliptical wiggler for ELETTRA (Epac 98)
- Controls for the Electromagnetic Elliptical Wiggler at ELETTRA (Icalepcs 99)
- Development of a TANGO interface for the Siemens-based control system of the Elettra infrastructure plants (Icalepcs 2019)